PATENT ABSTRACTS OF JAPAN

(11) Publication number: 60061951 A

(43) Date of publication of application: 09.04.85

(51) Int. CI

G11B 19/10

(21) Application number: 58170946

(71) Applicant:

TEAC CO

(22) Date of filing: 14.09.83

(72) Inventor:

TSUYUKUCHI YUJI

TOMA SHOZO

(54) DISK DRIVER

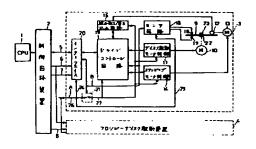
(57) Abstract:

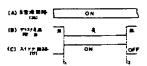
PURPOSE: To reduce power consumption by cutting off automatically a part of a power supply circuit from a power supply for a period during which the absence of a disk is detected.

CONSTITUTION: A power supply switch of an entire system is turned on and a main power supply circuit 26 is also turned on. Even under such conditions, all power supply circuits of disk drivers 3 and 4 are not turned on. In other words, an interface circuit 20 and a sensor circuit 18 are actuated but a power supply circuit 27 at the output side of a switch circuit 21 is kept off. A disk 9 is put into the area between a hub 22 and a clamper 23 at a time point t₁ of a figure B, and a sensor circuit 18 produces a low-level signal showing the presence of the disk 9. Therefore, the circuit 21 is turned on. As a result, the circuit 27 is also connected to a power supply. Thus all power supply circuits are connected to the power supply. When the disk 9 is detached from the area between the hub 22 and the clamper 23 at a time point t2. The circuit 18 delivers a high level signal showing the absence of the disk 9.

Then the circuit 21 is turned off again.

COPYRIGHT: (C)1985, JPO& Japio





THIS PAGE BLANK (USPTO)

® 日本国特許庁(JP)

10 特許出願公開

[®]公開特許公報(A)

昭60-61951

(S) Int.Cl.4 G 11 B 19/10

識別記号

庁内整理番号 6743-5D

每公開 昭和60年(1985)4月9日

審査請求 有 発明の数 2 (全9頁)

❷発明の名称 ディスク駆動装置

②特 願 昭58-170946

②出 願 昭58(1983)9月14日

⑦発明者 露口 裕司②発明者 当麻 省三①出願人 ティアック株式会社

武蔵野市中町3丁目7番3号 テイアック株式会社内 武蔵野市中町3丁目7番3号 テイアック株式会社内 武蔵野市中町3丁目7番3号

四代 理 人 弁理士 高野 則次

明 稲 書

1. 発明の名称

(

ディスク影動装置

- 2. 特許請求の範囲
- (1) 配象媒体ディスクを回転するためのディスク回転モータを含むディスク回転機構と、

前配ディスクに対向配置される記録又は再生用 ヘッドと、

前配ディスクと前配ヘッドとのディスク半径方向の柏対的位置関係を決めるためのヘッド位置決め機構と。

前紀ディスクの有無な検出するためのディスク 有無検出機構と、

少なくとも前記ディスク有無検出機構は電源から切り離さないが、前記ディスク有無検出機構か

ら得られるディスタ有無検出信号に応答して、前 記ディスタが無いことを示す信号が発生している 期間に電源回路の一部を電源から切り離すように 配設されたスイッチ回路と

から成るディスク駆動装置。

(2) 配発媒体ディスクを回転するためのディスク回転モータを含むディスク回転機構と、

前記ディスクに対向配置される記録又は再生用 ヘッドと、

前配ディスクと前配ヘッドとのディスク半径方向の相対的位置関係を決めるためのヘッド位置決め機構と、

前記ディスクの有無を検出するためのディスク 有無検出機構と、

少なくとも前記ディスク有無後出機構は電源か

(1)

ら切り離さないが、電源回路の一部を電源から選択的に切り離すように配設され且つ前配ディスク
有無検出機構から得られる前配ディスクが有ることを示す信号と前配ディスク回転モータを回転させるために外部装置から供給されるモータオン信号及び前配の一次を置から供給されるドゥイブセンクト
信号の一方又は両の一部を電源に接続するように構
成されたスイッチ回路と

3. 発明の詳細な説明

から成るディスク影響装置。

技術分野

本発明はフロッピーディスク(可撓性磁気ディスク)等の記録媒体ディスクを回転して情報を記

(3)

発明の構成

上記目的を達成するための第1番目の発明は、記録体体で含むでするためのでするためのでするためのでするためのでするためのですると、前間を発生している。では、大力ののでは、大力ののである。のは、大力のである。のは、大力のである。のは、大力のである。のは、大力のである。のである。のは、大力のである。のは、大力のである。のは、大力のである。のは、大力のである。のは、大力のである。のは、大力のである。のは、大力のである。のは、大力のである。のは、大力のである。のは、大力のである。のは、大力のである。のは、大力のである。のは、大力のである。のは、大力のである。のは、大力のである。のは、大力のであるが、大力のであるが、大力のである。のは、大力のであるが、大力のである。のは、大力のであるが、大力のである。

録又は再生するためのディスク駆動装置に関する。 従来技術

フロッピーディスク駆動装置(FDD)は、外部のCPU、コントローラ等によって制御されるために、電源スイッチを備えておらず、システムの主電源スイッチをオンにすることによって全ての固路に通電されるように構放されている。このため、フロッピーディスク駆動を関してある。外部信号で制御される別のディスク駆動装置にかいても同様な問題がある。

発明の目的

そこで、本発明の目的は電力消費の少ないディ スク駆動装置を提供することにある。

(4)

尚本発明でディスク半径方向とはディスクの中心 と外周とを正確に結ぶ直線の方向のみならず、ディスクの内周側と外周側とを結ぶ種々の方向(トラック交差方向)も意味するものとする。

発明の作用効果

上配発明によれば、ディスク有無検出機構によってディスクが無いことが検出されている期間には、自動的に電源回路の一部が電源から切り離されるので、電力消費量の低波を容易且つ確実に達成することが出来る。

本組の第2番目の発明は、更に、モータオン信号とドライブセレクト信号との一方又は両方を電源回路の切り離しに関係付けたものである。従って、一層電力消費の低波が可能になる。

第1の実施例

特開昭60-61951(3)

次に、第1図及び第2図を参照して本発明の第 1の実施例に保わるフロッピーディスク駆動設置 について述べる。

第1個にはホストCPD(1)とフロツピーディスクドライブ制御回路装置(2)とから成る外部装置に、用1及び第2のフロツピーディスク駆動装置(3)(4)をディシーチェーン(DAISY CHAIN)結合した方式が示されている。制御回路装置(2)は一般化PDロントローラと呼ばれ、CPUインターフエイス、コントローラノフオーマツタ部、FDDインターフエイス等を含み、ディスク駆動装置(3)(4)との間での信号のやりとり、及び信号の供給をなす。第1回には多数の信号ラインの内から選ばれた、データライン(5)と、モータオン信号供給ライン(6)と、ドライブセレクト信号供給ライン(6)と、ドライブセレクト信号供給ライン(6)と、ドライブセレクト信号供給ライン(7)(8)

(7)

み取り/書き込み回路(15)、ディスク(5)の有無検出機構としての発光素子(16)と受光素子(17)とセンサ回路(18)、ドライブコントロール回路(19)、外部の制御回路装置(2)とドライブコントロール回路(19)との間に配設されたインターフェイス回路(20)、及び新たに設けられた電源制御スイツチ回路(20)とを含む。

ディスク(9)はフレキシブルディスクカートリッジを構成するものであり、ジャケット(図示せず)と共にディスク回転機構に挿入され、その中央孔の最が駆動ハブ四とクランパので挟持されるものである。

ディスク有無検出機構は、ディスク装着位置に たいてディスク(9)の一方の面側に配された発光素 子(16)と他方の面側に配された受光素子(17)とによっ て光学的にディスク(9)の有無を検出するように構 とが示されている。尚モータオン信号は複数のディスク駆動装置(3)(4)のディスク駆動モータを回転させるための共通の駆動制御信号であり、ドライブセレクト信号は、複数のディスク駆動装置(8)(4)から過択されたものの配録再生信号系をオン駆動(動作状態)とし、データの配録再生を可能にするものである。

ディスク駆動装置(3)は、フロッピーディスク(9)の回転機構としてのディスク回転モータ制御回路(10)。 を制御するためのディスク回転モータ制御回路(10)。 ディスク(9) に配録又は再生時に選択的に接触する 微気ヘッド(3)。 ヘッド(3) のディスク(9) 上の半径方向位置即ち走査トラックを決めるためのヘッド位置決め機構としてのステッピングモータ(3)。 このモータ(3)の制御回路(4)。 ヘッド(3) に接続された読

(8)

成されている。

このディスク駆動装置(3)の電源回路は、都ての国路部分に同時に電力を供給するようには帯成されていない。即ち、インターフェイス回路のの電源回路関及びセンサ回路(3)の電源回路関係で主電源回路のに登録を介さないで主電源回路のに接続されているが、その他のディスク回転モータ制御回路(1)、ステッピングモータ制御回路(1)、ステッピングモータ制御回路(1)、ステッピングモータ制御回路(1)、ステッピングモータ制御回路(1)、ステッピングモータ制御回路(1)、ステッピングモータ制御回路(1)、ステッピングモータ制御回路(1)、ステッピングモータ制御回路(1)、フェッピングモータ制御回路(1)、アングロ路(1)の電源回路のはスイッチ回路(1)の電源回路のはスイッチ回路(1)の電源回路のはスイッチ回路(1)の電源回路のはスイッチ回路(1)の電源回路のはまれている。

尚、第2のディスク駆動装置(4)は第1のディスク駆動装置と全く向一に構成されている。また、ディスク有無検出機構のみならず、実際には、更にライトプロナクト検出用センサ、ディスクのイ

ンヂックス(指標)検出用センサ、トラック等位 量検出用センサ、ディスクの表裏検出用センサ等 が設けられている。

次に、男1図のA~C点の状態を示す第2図を 参照してこの装置の動作を説明する。

システム全体の電源スイッテがオン操作されて 第 2 図(A) に示す如く主電源回路(B) がオン状態でも、 デイスク駆動装置 (3) (4) の全部の電源 (B) 路はオンに ならない。即ちインターフェイス (B) 路間、及びセンサ (B) は動作状態になるが、スイッテ (B) 路間はオフ状態に保たれる。 従って、電源 (B) がに接続された (B) がに対して、電源 (B) がに接続された (B) がに対した (C) がに対した (C) がに対した (C) がに対した (C) がに対した (C) がに対した (C) がに対して (C) がに対しませ (C) がに対して (C

aı

~ 1 にすることが出来る。従つて、パッテリ駆動 の要量に於いて特に大きな効果が得られる。

(B) ディスク(9)の有無検出信号によってスイツ チ回路切が自動的に制御されるので、特別な手動 操作なしに節電を容易に達成することが出来る。

(C) スイツチ回路のによってディスク駆動装置
(3) (4) の全部の電源をオフにせず、センサ回路(8)、
及びインターフェイス回路の等の電源はオンに保って、配録又は再生の開始の準備は進めることが可能であり、配録又は再生の開始の遅れは少ない。

第2の実施例

次に、第3図及び第4図を参照して本発明の第2の実施例に係わるフロッピーディスク駆動装置 について述べる。但し、この第2の実施例を示す

83

レベル信号が発生すると、これに応答してスイッチ回移的が第2回にに示す如くオン状態になる。この結果、今まで電源から切り離されていた電源回路的も電源に接続され、全部の電源回路が電源に接続される。

t。時点でディスク(9)をハブ悶とクランパ悶との間から引き出すと、センサ回路的からディスク(9)が無いことを示す高レベル信号が発生し、スイッチ回路のが再びオフになる。

上述から明らかな如くこのフロッピーディスク駆動装置には次の利点がある。

(A) システム全体の電源が投入されても、フロッピーディスク駆動装置(3)の全部の電源回路がオッパなることがスイッチ回路のによって制限されるので、記録再生符機時の消費電力を従来の約1/3

02

第3回及び次に説明する第3及び第4の実施例を示す第5回及び第7回に於いて、符号(1)~間で示す部分の構成及び割作は、第1回一符号で示すものと実質的に同一であるので、その説明を省略する。第3回の装置ではスインが無いことを示す信号に対して第1回と可様にになってなく、外部の制御回路装置(2)からあって、(6)によって供給されるモータオン信号にようにORゲートのが設けられ、このORゲートのにモータオン信号は続きれている。ORゲートと回路が接続されている。ORゲートと回路の出力はトランシスタ等から成るスインチ回路のの制御準子に接続されている。ORゲートの出力はトランシスタ等から成るスインチ回路のの制御準子に接続されているので、低レベルのモータオン信号と低レベルのディ

特萬昭60-61951(5)

スク検出信号との両方がORゲート図に入力して いる時のみスイッチ国路図がオンになる。

オン信号との両方に応答する。従って、ディスクが有ることを示す信号とモータオン信号とのいずれか一方のみが存在しても、スイッチ回路のがオンにならず、両信号が同時に発生している期間のみスイッチ回路のがオン状態になる。このため、 第1回の回路よりも更に節電が可能になる。

as

第3の実施例

第 5 図に示す第 3 の実施例に係わる装置では、 スイッチ回路即を制御する 0 R ゲート四の一方の 入力がドライブセレクト信号供給 ライン(7)に結合 され、他方の入力がセンサ回路時に接続されてい る。

との第 5 図の回路の動作を第 6 図を参照して説明する。今、ディスク(9)が装着されている状態で主電源回路のが第 6 図(A) に示す如くオン状態であ

タオン信号に応答して回転する。ライン(7)より用 1のドライブセレクト信号が第4回心に示す如く ta~ta、ta~taで供給されると、これに応答して 読み取り/書き込み回路時がヘッド口による記録 又は再生実用可能状態になる。

第2のフロッピーディスク駆動装置(4)も、第4 図(B)のモータオン信号に応答し、ライン(8)から第 4 図(D)に示す第2のドライブセレクト信号の供給 を受けた時に記録又は再生を実行する。

この装置でセンサ回路のからディスク(9)が無いことを示す信号が発生している場合には、例えモータオン信号が発生してもスイッチ回路のはオフィ保たれる。

上述から明らかな如く、この第3回の設備では、 スインテ回路のがディスク有無検出信号とモータ

Œ

つても、スイッチ回路間は直ちにオン状態にならない。また、第6図旧に示す如くti~ta期間にモータオン信号が発生してもスイッチ回路のがオン状態にならない。しかる後、第6図ICに示す如く、ti~1i期間に低レベルのドライブセレクト信号が発生すると、ORゲートのの出力が低レベルに転換し、スイッチ回路のが第6図 でで、すないになる。この結果、各部の電源回路のが電源に接続され、モータロの回転及びヘッド12による記録再生が開始する。

逆に、ディスク(9)が無いことを示す検出信号が センサ回路四から発生している時には、ドライブ セレクト信号が供給されてもスインチ回路別はオ フに保たれる。従つて、第5図の方式によっても 大幅な節電が可能である。

特別昭60-61951(8)

第4の実施例

解 7 図に示す第 4 の実施例に係わる要量では、 O R ゲートのに、センサ 国路 (18 の 出力信号と、モータオン信号と、ドライブセレクト信号との 3 入力が付与されている。従って、3 つの低レベル入力が O R ゲートのに与えられた時にのみスイッチ 国路間がオンになり、第 1 ~第 3 の実施例と同様 な 節電が可能になる。

变形例

本発明は上述の実施例に限定されるものでなく、 例えば次のような変形が可能なものである。

(a) ステッピングモータ制御国路(4)、インデックス検出用センサ(図示せず)等から得られるヘッド(2)の半径方向位置即ち走査トラック位置を示す情報を記憶するトラック情報管理国路をドライ

ŧΩ

(d) 光学式ディスク記録再生装置等にも適用可能である。

4. 図面の簡単な説明

第1 図は本発明の第1の実施例に係わるフロツビーディスク駆動装置を示すプロック図。第2 図は第1 図の各部の状態を示す波形図。第3 図は本発明の第2の実施例のディスク駆動装置を示すプロック図。第4 図は第3 図の各部の状態を示す波形図。第5 図は本発明の第3 の実施例のディスク駆動装置を示すプロック図。第6 図は第5 図の各部の状態を示す波形図。第6 図は第5 図の各部の状態を示す波形図。第7 図は本発明の第4の実施例のディスク駆動装置を示すプロック図である。

(3)(4) ··· ディスク駆動装置、(6) ··· モータオン信号供給ライン。(7)(8) ··· ドライブセレクト信号供給ラ

プコントロール 図路(A) 内に設け、このトラック情報管理 回路には スイッチ 回路 印に無関係に 電源回路 のを接続するようにしてもよい。また、インデックス検出用センサ、トラック等検出センサ等のセンサが分には スイッチ 回路 印に無関係に 電源を接続してもよい。

(b) O R グート四とスイッテ回路のとで電源制御回路を構成する代りに、デイスク有無検出信号に応答する第1のスイッチと、モータオン信号に応答する第2のスイッチと、ドライブセレクト信号に応答する第3のスイッチとから選択された複数を直列に接続することによって論理機動作回路としてもよい。

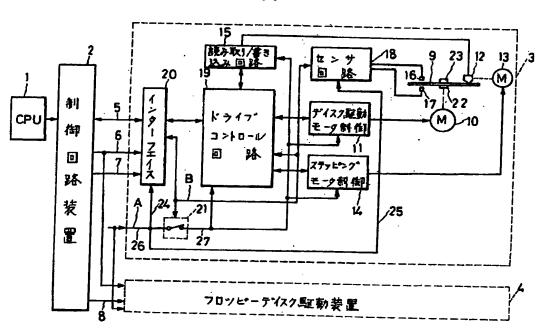
(c) デイスク(9)の有無検出をマイクロスイツチ 等で行ってもよい。

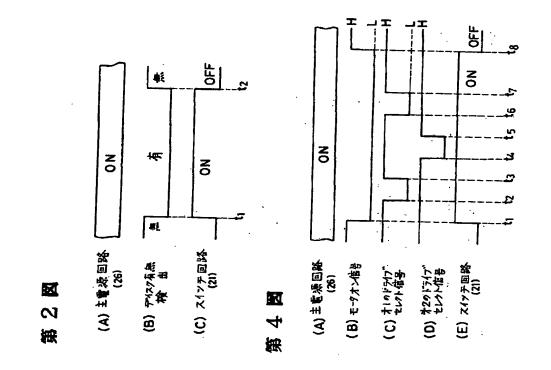
(20)

イン、(9) … ディスク、(0) … ディスク回転モータ、(12 … ヘッド、(33 … ステッピングモータ、(16 … 発光素子、(17 … 受光素子、(18 … センサ回路、(11 … スイッチ回路、(26 … インターフエイスの電源回路、(26 … センサの電源回路、(26 … センサの電源回路、(26 … 0 R.

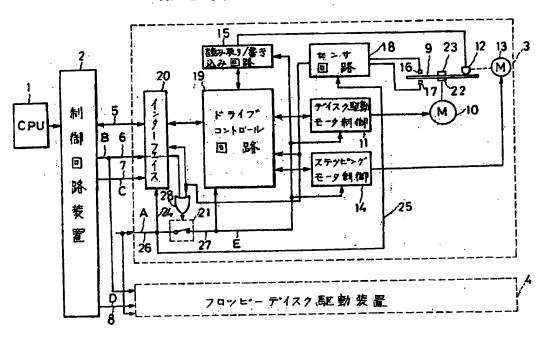
代 瓊 人 萬 野 則 次

第 1 図

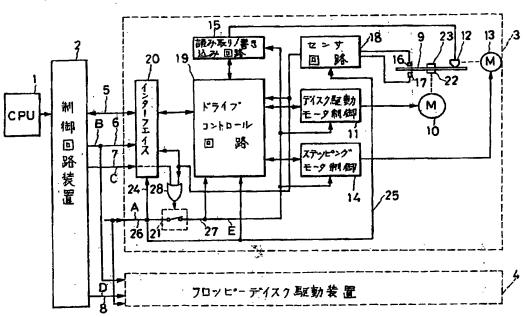




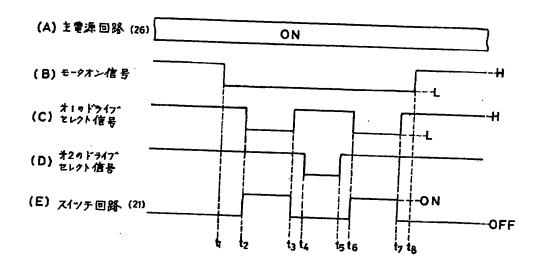
第3网



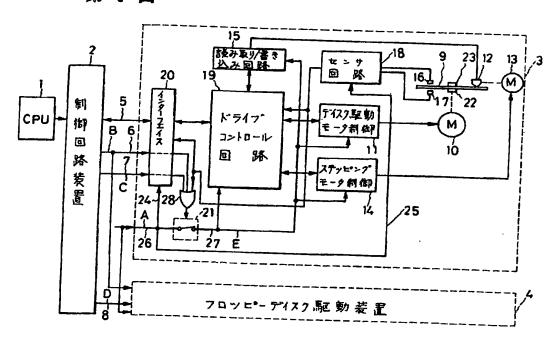
第 5 図



第6図



第7図



THIS PAGE BLANK (USPTO)